

SSCS TAINAN CHAPTER MID-TERM REPORT

Soon-Jyh Chang

Aug. 4, 2010



OUTLINE



- Current Status
- Activities and Accomplishments
- Projected/On-going Activities
- Conclusion and Suggestion



CURRENT STATUS



- SSC Tainan Chapter members : 43 (2007) -> 48 (2008) -> 53 (2009) -> 59 (2010)
- Staff List
 - Chair – Prof. Soon-Jyh Chang (張順志)
 - Advisory Board – Prof. Chua-Chin Wang (王朝欽)
 - Secretary – Prof. Shuenn-Yuh Lee (李順裕)
 - Treasurer – Prof. Tzuen-Hsi Huang (黃尊禧)
 - Educational Affairs – Prof. Tsung-Heng Tsai (蔡宗亨)
 - Professional Affairs – Prof. Chien-Hung Tsai (蔡建泓)
 - Membership Affairs – Prof. Hung-Yu Wang (王鴻猷)



WEBSITE



- <http://sscas.ee.ncku.edu.tw/ieee/sscs/>



IEEE SSCS Tainan Chapter

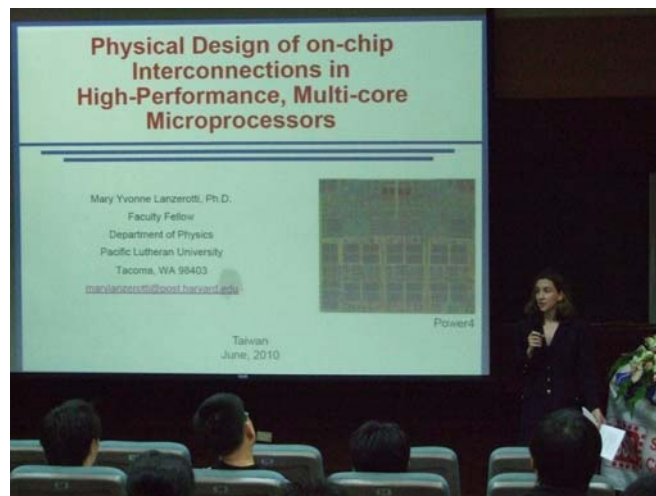
ACTIVITIES & ACCOMPLISHMENTS

- Technical Speech & Member Development
 - Topic: (1) Energy-efficient ADCs Design & (2) Introduction to IEEE SSCS
 - Speaker: Prof. Soon-Jyh Chang
 - Place: National Chi Nan University, Nantou, Taiwan



ACTIVITIES & ACCOMPLISHMENTS

- Technical Speech
 - Topic: The Physical Design of On-Chip Interconnections in High-Performance Microprocessors
 - Speaker: Speaker : Dr. Mary Yvonne Lanzerotti (Editor-in-Chief of the SSC Magazine)
 - Place: ATI room, Dept. of EE, NCKU, Tainan, Taiwan



ACTIVITIES & ACCOMPLISHMENTS

- Technical Speech
 - Topic: Design Optimization on Analog Circuits
 - Speaker: Dr. Li-Da Huang (Magma Design Automation, Inc.)
 - Place: ATI room, Dept. of EE, NCKU, Tainan, Taiwan



- Co-sponsor 2010 IC Design Contest



**九十八學年度大專校院
積體電路設計競賽**

競賽日期 初賽：2010年3月24日（於各學校實驗室）
決賽：2010年4月28日~30日（新竹CIC）

研究所組
A. 標準元件數位電路設計
B. 全客戶設計
不分組
C. 類比電路設計

大學組
D. 標準元件數位電路設計
E. 全客戶設計
F. 可程式邏輯設計

比賽類別

報名期間 2010年2月1日（一）上午9點開始
2010年2月28日（日）下午5點截止

競賽網址 <http://campusweb.yuntech.edu.tw/~icdesign/2010/index.html>

報名方式

- 報名隊伍由指導老師一位、學生兩位組成（可跨系跨校）。
- 指導老師所推薦參賽隊伍數不限，但每人每隊僅能報名一組。
- 採線上報名，填寫書面報名資料，將以下資料備齊：
(1) 報名表 (2) 指導教授同意暨參賽切結書
以掛號郵寄至承辦單位：640 雲林縣斗六市大學路3段123號
國立雲林科技大學 電子工程系 IC競賽小組 收

相關單位

◎ 承辦人：許明華教授、陳育鑽教授 ◎ 傳真：05-5312063
◎ 聯絡人：何嘉芳小姐 ◎ 電話：05-5342601 轉 4306


指導單位 主辦單位 承辦單位 承辦單位 Chapter Chapter Chapter

[依筆劃字順序排列]
贊助單位：Altera、Cadence、Mentor Graphics
SpringSoft、SUN、Synopsys、Xilinx
協助單位：台灣類比科技、凌陽科技、智原科技
瑞昱半導體、義隆電子、鼎威科技、
聯傑國際



ACTIVITIES & ACCOMPLISHMENTS

- Co-sponsor 2010 VLSI Design/CAD Symposium



**VLSI
Design/CAD 2010**

第二十一屆超大型積體電路設計暨計算機輔助設計技術研討會

The 21st VLSI Design / CAD Symposium

August 3-6, 2010

義大皇冠假日飯店

指導委員會
主席：李思忠

委員(依擔任大會主席年度排列)
林永雄、劉漢雄、陳良基、汪鳳光
何廣明、吳誠文、徐勝民、李謙堂
王進賢、劉漢洲、魏慶隆、張世杰
王柏欽、周世傑、張紹雄

大會組織
榮譽主席：王毅發
大會主席：劉河博
總編主席：李國君、邱源發、蔡漢泓
總幹事：張鎮志、曹德方
總務主席：黃智雄
展示主席：何永昌
出版主席：林宗賢、陳培毅
公關主席：郭政宏
財務主席：陳中和、魏麗玲
大會秘書：周柏芬、許雅菁、謝玲麗

編程委員(依擔任編程排列)
王俊騰、王益文、王麗華、王善興
江正華、江耀如、吳仁裕、吳文慶
吳謙明、呂學坤、李忠謙、李育民
李慶龍、李毅敏、李漢超、李謙裕
李朝部、林宗賢、林顯彬、邱日清
邱維謙、邱煥凱、邱源勝、洪治龍
紀新洲、范志謙、范偉雄、夏世昌
吳柏賢、馬金洲、馬偉彬、張繼興
張顯賢、張錫麟、邢孟烈、郭漢勇
陳伯奇、陳志明、陳華勝、陳科宏
陳謙升、陳興仁、李偉基、黃世安
黃世旭、黃弘一、黃勇賢、黃俊超
黃俊德、黃俊銘、黃柏鈞、黃裕存
黃耀聰、黃繼德、楊佳玲、楊漢淵
劉志剛、劉建勇、蔡宗亨、蔡宗漢
蔡漢仁、鄭裕忠、鄭冠華、鄭清龍
楊永康、羅煥麟、薛木添、薛智文
謝志成、謝耀德、謝獻榮、羅碧玉
蘇志偉

Call for Papers

因應 SoC 設計複雜度不斷的提升以及 IC 產品應用的多樣化，本屆大會以「Towards Multiple Dimensions in SoC Design」為主題，誠摯邀請產、官、研、學各界先進，就「後SoC」時代的未來發展，進行一系列之專題演講、座談、短期課程訓練、及論文發表。

論文範圍：可應用於(但不限於)計算機、通訊、多媒體、消費性電子、生醫、與能源之下列研究主題

Regular Sessions A : Digital IC and SoC Design	Regular Sessions B : EDA
1. Signal Processing ICs	1. System-Level Modeling and Simulation/Verification
2. Communication ICs	2. Synthesis and Optimization
3. ASIC, ASP	3. Timing, Power, Thermal Analysis and Optimization
4. System Architecture Design (including SW/HW)	4. Signal/Power Integrity, Interconnect Modeling and Simulation
5. Single-Core and Multi-Core	5. Physical Design Automation
6. Reconfigurable Architectures	6. Design for Manufacturability/Yield
7. FPGA Rapid Prototyping	7. Testing and Debug

Regular Sessions C : Analog/Mixed-Signal/RF Design	Special Sessions
1. Data Converters	a : 3-Dimensional Visual Computing and ICs
2. RF/MM-Wave Circuits	b : Green Power ICs and Systems
3. Wireless Circuits and Transceivers	c : Biomedical ICs and Health-Care Technology
4. Wireline Circuits and Transceivers	
5. PLLs, DLLs, and Clock Generators	
6. I/O, Interfaces, Sensors, Imagers, Displays, and MEMS	
7. Analog/Power-Management Circuits and Systems	

◎ 本年度大會新增 3 個 special sessions，相關資訊請參閱大會網頁。

論文格式：限以英文書寫，請用A4，Double-Column 10點格式，最多四頁。
論文書寫請參照IEEE標準格式，參考範例請見大會活動網頁，格式不符恕不接受投稿！
投稿方式：一律電子投稿，限用PDF檔案格式，投稿若獲接受，均以原稿刊登，恕不再接受修改。
重要日期：投稿截止日期：2010.05.24
論文接受通知：2010.06.29
註冊截止日期：2010.07.09

聯絡方式：周柏芬、許雅菁助理 Tel : 06-2761834 Fax : 06-2761749
E-mail : cad2010@visilab.ee.ncku.edu.tw

大會網址：<http://vlsicad2010.ee.ncku.edu.tw/>
主辦單位：台灣積體電路設計學會 <http://www.ticd.org.tw/>
承辦單位：成大晶片系統研發中心、成大電機系、成大實工系
協辦單位：教育部顧問室SOC總聯盟、資料會工程處、晶片系統國家型科技計畫辦公室、
國家晶片系統設計中心(CIC)、IEEE Taipei/Tainan Sections、
IEEE SSCS Taipei/Tainan Chapters、IEEE CAS Society Taipei/Tainan Chapters



IEEE SSCS Tainan Chapter

PROJECTED/ON-GOING ACTIVITIES

- SSCS/CASS joint annual meeting with Taipei Chapter on Aug. 4, 2010
- Co-sponsor ISNE-2010 in Nov. 18-19, 2010
- Election for SSCS Chair 2011-2012
 - Apply chapter subsidies



- SSCS Tainan is a young chapter, promotion activities to increase the number of members are particularly needed
 - Please encourage your colleagues and students to join IEEE SSCS
- Your coaching, guidance and support are significant to chapter growth
- Thanks



Honor to



Prof. Chau-Chin Wang
in appreciation
for your contribution in
initiating and leading
IEEE SSCS Tainan Chapter
(2007-2008)



IEEE SSCS Tainan Chapter